

## Posudek na diplomovou práci

# „Connector Generation Process Enhancement“

**Autor diplomové práce: Jan Raszyk**

Diplomová práce si klade za cíl vylepšit stávající proces generování softwarových konektorů pro komponentový systém SOFA 2. Základním požadavkem bylo pozměnit jazyk pro definování implementace softwarových konektorů tak, aby bylo možno rozšířit množinu definovatelných konektorů. Zároveň bylo požadováno, aby byl stávající konektor generátorů založený na frameworku Stratego/XT upraven tak, aby ho bylo možno provozovat na různých platformách, a tím pádem transparentně zaintegrovat do systému SOFA.

Vlastní práce analyzuje stávající generátor konektorů a jazyk pro definování implementace konektorů. Autor identifikuje vylepšení tohoto jazyka, které jsou založeny na reálných požadavcích vzešlých ze zkušeností s implementací konektorů. Práce dále navrhované změny implementuje. Autor také modifikoval původní generátor konektorů tak, aby využíval Java-verzi balíku Stratego/XT. Modifikovaný konektor generátor byl zaintegrovan do stávající implementace komponentového systému SOFA 2.

Kromě úspěšného vyřešení celkového problému bych také rád vyzdvihl, že se autor zdárně vypořádal i s těžkostmi technického rázu, a že svým řešením přispěl k vyjasnění postavení konektorů v rámci vývojového cyklu SOFA aplikací.

Samotný text diplomové práce je dobře napsaný, má jasnou strukturu, dobře formuluje cíle, předkládá řešení i diskutuje související práce v oboru. Doporučuji tedy diplomovou práci k obhajobě.

V Praze dne 1. září 2010



Michal Malohlava