

V této práci jsme přidali podporu RISC-V do emulátoru MSIM. MSIM podporoval pouze procesor MIPS R4000 a byl používán pro výuku operačních systémů. Tento projekt přepracovává MSIM aby podporoval více architektur procesoru a přidává implementaci procesoru RISC-V. RISC-V jako architektura nabízí základní instrukční sadu, kterou doplňuje široká škála volitelných rozšíření. Jedna kapitola této práce nabízí přehled nejvýznamnějších částí RISC-V architektury. Pro RISC-V jsme implementovali rozšíření, která jsme uznali za vhodná nebo potřebná pro výuku operačních systémů.